Блок выбора периферийных устройств

Регистр управления дисплейного контроллера

Буферный регистр адреса дисплейного контроллера

Мультиплексор адреса

Базовое ОЗУ

Буферные регистры памяти

Буферные регистры данных

Регистры данных дисплейного контроллера

Блок выбора банков памяти

Для установки Фг3.089.121

Для исполнения 32К, микросхемы D4, D5, D8, D9 не устанавливаются. Вместо 51 впаиваются перемычки на позициях 3 и 7

Таймерные прерывания

Коммутатор ввода COBX

Генератор тактовых импульсов

Генератор строчных импульсов

Узел формирования развёртки

Узел управления шиной адреса

Формирование сигналов памяти и тактовых частот системной шины

Интерфейс клавиатуры

Узел управления видео-интерфейсом

Звуковой интерфейс

Интерфейс магнитофона

Узел формирования кадровых и строчных импульсов

Интерфейс пультов

Мультиплексор текстовых режимов

Генератор мерцания символов

Узел развертки символов

Цветной видео-выход

Монохромный видео-выход

Узел формирования адреса видео

Изм.	Лист	N°докум.	Подп.	Дата
Разраб.				
Пров.				
Т.контр.				
Н.контр.				
Утв.				

Фг 3.089.118

Ген. плата
Агат-7

Лит.	Масса	Масштаб

Лист 1 Листов 1

На основе материалов сайта www.agatcom.ru

nopmeister@gmail.com

Копировал

Формат А1

Перв. примен.

Справ. N°

Подп. и дата

Инв.N°дубл.

Взам.инв.N°

Подп. и дата

Инв.N°подл.